

# SEMICONDUCTOR DEVICE AND MANUFACTURE THEREOF

Publication Number: 09-036300 (JP 9036300 A), February 07, 1997

#### **Inventors:**

AKAI NORIYUKI

# **Applicants**

• HIROSHIMA NIPPON DENKI KK (A Japanese Company or Corporation), JP (Japan)

Application Number: 07-181364 (JP 95181364), July 18, 1995

# **International Class (IPC Edition 6):**

- H01L-023/50
- H01L-021/60
- H01L-023/52
- H01L-025/065
- H01L-025/07
- H01L-025/18

### **JAPIO Class:**

- 42.2 (ELECTRONICS--- Solid State Components)
- 14.2 (ORGANIC CHEMISTRY--- High Polymer Molecular Compounds)

# **JAPIO Keywords:**

• R124 (CHEMISTRY--- Epoxy Resins)

# Abstract:

PROBLEM TO BE SOLVED: To provide a semiconductor device capable of connecting internal pellets by wire bonding, deleting the number of steps and reducing the manufacturing cost, and a method for manufacturing the same.

SOLUTION: The semiconductor device comprises two semiconductor pellets 1a, 2a so die bonded to both side surfaces of the island 3 of a lead frame to direct pads 6a, 7a in the same direction, and a bonding wire 9a for electrically connecting the pads 6a, 7a of the pellets 1a, 2a to each other or the pads 6a, 7a of the pellets 1a, 2a to an external connecting terminal 8a. The pads 7a of the lower pellet 2a is so formed as to be concealed by the terminal 8a or the island 3. Further, the entirety is sealed by resin 5a.

# **JAPIO**

© 2005 Japan Patent Information Organization. All rights reserved. Dialog® File Number 347 Accession Number 5421500

# 拒絶引用S07 P 0942W

(19)日本国特許庁(JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号

# 特開平9-36300

(43)公開日 平成9年(1997)2月7日

(51) Int.Cl.6		識別記号	庁内整理番号	FΙ				技術表示箇所
H01L	23/50			H01L	23/50		w	
							L	
	21/60	301			21/60		301B	
	23/52				23/52		С	
	25/065				25/08		Z	
			審査請求	有 讃	求項の数 5	OL	(全 7 頁)	最終頁に続く

(21)出願番号

特願平7-181364

(22)出願日

平成7年(1995)7月18日

(71)出願人 392018285

広島日本電気株式会社

広島県東広島市八本松町大字吉川5690番

(72)発明者 赤井 宜幸

広島県東広島市八本松町大字吉川5690 広

島日本電気株式会社内

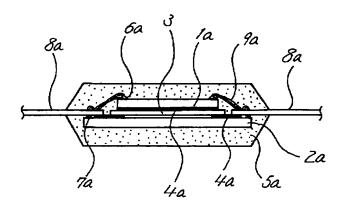
(74)代理人 弁理士 京本 直樹 (外2名)

# (54) 【発明の名称】 半導体装置およびその製造方法

# (57)【要約】

【目的】内部ペレット間のワイヤボンディング接続を可能にするとともに、工程数などを削減し、製造コストの安い半導体装置及びその製造方法を提供することにある。

【構成】リードフレームのアイランド3の両面に、しかもパッド部6a,7aが同一方向を向くようにダイボンディングした2つの半導体ペレット1a,2aと、両ペレット1a,2aのパッド部6a,7a相互間あるいは両ペレット1a,2aのパッド部6a,7aと外部接続端子8a間を電気的に接続するボンディングワイヤ9aとを有する。下側のペレット2aのパッド部7aは外部接続端子8aやアイランド3などに隠されないように形成する。さらに、これら全体を樹脂5aなどで封止する。



/a:第/のペレット 2a:第2のペレット 3:ア1ランド

4a:接着テープ Sa:モールド検付指 6a: ホンディングパッド 7a: ホンディングパッド

8a:外部接続端子 9a:ボンデングワイヤ

#### 【特許請求の範囲】

【請求項1】 リードフレームのアイランドもしくはリード部の両面に且つパッド部が同一方向を向くようにダイボンディングした第1および第2の半導体ペレットと、前記第1および第2の半導体ペレットの前記パッド部相互間あるいは前記第1および第2の半導体ペレットの前記パッド部と外部接続端子間を電気的に接続するボンディングワイヤとを有し、前記第1および第2の半導体ペレットを含む全体を樹脂などで封止することを特徴とする半導体装置。

【請求項2】 前記第1および第2の半導体ペレットは、上側に搭載する第1の半導体ペレットに対し、下側に搭載する第2の半導体ペレットの幅を広く形成するとともに、前記第2の半導体ペレットのパッド部が前記外部接続端子に隠されることがないように配置する請求項1記載の半導体装置。

【請求項3】 前記第1の半導体ペレットは、その上面にさらに幅の狭い第3の半導体ペレットを搭載し且つそのパッド部が前記第1および第2の半導体ペレットと同一方向を向くように形成した請求項1記載の半導体装置。

【請求項4】 前記第1および第2の半導体ペレットは、同一サイズにし且つずらせて前記アイランドもしくは前記リード部に搭載するとともに、前記第2の半導体ペレットは、片側のみに前記パッド部を形成し、前記第1の半導体ペレットの前記パッド部あるいは前記外部接続端子と片側のみでボンディング接続する請求項1記載の半導体装置。

【請求項5】 複数の半導体ペレットをリードフレームにダイボンディングし、前記複数の半導体ペレットを含む全体を樹脂などで封止する半導体装置の製造方法において、パッド部を上面に形成した第1の半導体ペレットをリードフレームの1つの面にダイボンディングする工程と、パッド部を上面に形成した第2の半導体ペレットをリードフレームの前記1つの面とは反対の面にダイボンディングする工程と、前記第1および第2の半導体ペレットの前記パッド部は前記第1の半導体ペレットの前記パッド部と外部接続端子または前記第2の半導体ペレットの前記パッド部と前記外部接続端子間をボンディングワイヤにより接続する工程と、前記第1および第2の半導体ペレットを樹脂などで封止する工程とを含むことを特徴とする半導体装置の製造方法。

# 【発明の詳細な説明】

# [0001]

【発明の属する技術分野】本発明は樹脂封止型の半導体装置およびその製造方法に関し、特に複数の半導体ペレットをリードフレームに搭載する構造およびその搭載方法に関する。

#### [0002]

【従来の技術】従来、容量の大きな半導体装置を提供し

たり、あるいは半導体装置を用いた機器の実装面積を向上させるために、複数の半導体ペレットを1つの樹脂封 止型装置に搭載することが行われている。

【0003】例えば、複数の半導体ペレットを1つのリードフレームに搭載する技術としては、特開昭60-95958号公報や特開平2-87661号公報に記載されるものがある。

【0004】図8はかかる従来の一例を示す半導体装置の縦断面図である。図8に示すように、従来の半導体装置は、テープ12a上のリードフレームのアイランド13aに第1のペレット14aをダイボンディングし、ボンディングワイヤ15aにより内部リード16aと第1のペレット14a間を接続する。同様に、テープ12b上のリードフレームのアイランド13bに第2のペレット14bをダイボンディングし、ボンディングワイヤ15bにより内部リード16bと第2のペレット14b間を接続する。つぎに、これら第1,第2のペレット14a,14bを搭載したテープ12a,12bの非マウント面を接着材19により貼合わせる。しかる後、貼合わせた全体をモールド樹脂17で封止し、内部リード16a,16bに続く外部リード18a,18bを所定の長さに切断して成型する。

【0005】図9は従来の他の例を示す半導体装置の縦断面図である。図9に示すように、この半導体装置は、第1のペレット20aと第2のペレット20bをリードフレームのアイランド21の両主面にダイボンディングし、ボンディングパッド23と外部接続端子25間をボンディングワイヤ24により接続する。その後、前述した従来例と同様に、全体をモールド樹脂22により封止する。この場合は、アイランド21を介して第1,第2のペレット20a,20bを背中合わせに接着することにより実装密度を上げ、半導体装置の小型化を実現している。

# [0006]

【発明が解決しようとする課題】上述した従来の半導体装置およびその製造方法は、2つのアイランドの背面を貼合わせるか、あるいは1つのアイランドを介して2つのペレットをの背面を貼合わせる構造および方法であるため、2つのペレット上のパッド面が互いに反対方向を向くことになる。このように、パッド面が互いに反対方向を向いた複数のペレット間のワイヤボンディングを実施するには、リードフレームの向きを変える工程が必要になり、その際にワイヤ変形や切断の危険が伴なうという欠点がある。

【0007】現在、一般的に使用されているワイヤーボンダにおいては、リードフレーム片面のみのボンディングしか行えず、1ワイヤでのペレット間ワイヤボンディングは、物理的に不可能である。

【0008】さらに、図8に示した従来例においては、 リードフレーム (テープ) を2枚貼合わす工程が必要に •

なるとともに、リード部分が 2 倍の厚さになるので、半 導体装置の薄型化を実現しにくいという欠点がある。

【0009】また、図9に示した従来例においては、2つのペレットをアイランドにダイボンディングする際と、アイランド両面にダイボンディングしたペレットのパッドおよび外部接続端子間を接続する際とに、リードフレームを裏返えす等の新たな工程が必要になり、その分組立時間が増加したり、製造コストが高くなってしまうという欠点がある。しかも、リードフレームのアイランドの両面にワイヤボンディングするため、特殊なワイヤボンディング装置を必要とするといった問題点もある。

【0010】本発明の目的は、かかる内部ペレット間の ワイヤボンディング接続を可能にするとともに、工程数 などを削減し、製造コストの安い半導体装置及びその製 造力法を提供することにある。

#### [0011]

【課題を解決するための手段】本発明の半導体装置は、 リードフレームのアイランドもしくはリード部の両面に 且つパッド部が同一方向を向くようにダイボンディング した第1および第2の半導体ペレットと、前記第1およ び第2の半導体ペレットの前記パッド部相互間あるいは 前記第1および第2の半導体ペレットの前記パッド部と 外部接続端子間を電気的に接続するボンディングワイヤ とを有し、前記第1および第2の半導体ペレットを含む 全体を樹脂などで封止して構成される。

【0012】また、本発明の半導体装置における前記第 1および第2の半導体ペレットは、上側に搭載する第1 の半導体ペレットに対し、下側に搭載する第2の半導体 ペレットの幅を広く形成するとともに、前記第2の半導 体ペレットのパッド部が前記外部接続端子に隠されるこ とがないように配置する。

【0013】また、本発明の半導体装置における前記第 1の半導体ペレットは、その上面にさらに幅の狭い第3 の半導体ペレットを搭載し且つそのパッド部が前記第1 および第2の半導体ペレットと同一方向を向くように形 成してもよい。

【0014】さらに、本発明の半導体装置における前記 第1および第2の半導体ペレットは、同一サイズにし且 つずらせて前記アイランドもしくは前記リード部に搭載 40 するとともに、前記第2の半導体ペレットは、片側のみ に前記パッド部を形成し、前記第1の半導体ペレットの 前記パッド部あるいは前記外部接続端子と片側のみでボ ンディング接続してもよい。

【0015】一方、本発明の半導体装置の製造方法は、 複数の半導体ペレットをリードフレームにダイボンディ ングし、前記複数の半導体ペレットを含む全体を樹脂な どで封止する半導体装置の製造方法において、パッド部 を上面に形成した第1の半導体ペレットをリードフレー ムの1つの面にダイボンディングする工程と、パッド部 を上面に形成した第2の半導体ペレットをリードフレームの前記1つの面とは反対の面にダイボンディングする工程と、前記第1および第2の半導体ペレットの前記パッド部相互間あるいは前記第1の半導体ペレットの前記パッド部と外部接続端子または前記第2の半導体ペレットの前記パッド部と前記外部接続端子間をボンディングワイヤにより接続する工程と、前記第1および第2の半導体ペレットを樹脂などで封止する工程とを含んで構成される。

#### [0016]

【発明の実施の形態】次に、本発明の実施の形態について図面を参照して説明する。

【0017】図1は本発明の半導体装置の第1の実施の 形態を示す装置の縦断面図である。図1に示すように、 この実施の形態による半導体装置は、リードフレームの アイランド3の表面にボンディングパッド部6aが上を 向くようにダイボンディングした第1の半導体ペレット 1 a と、同様にリードフレームのアイランド3の裏面お よび外部接続端子8 a の一部にボンディングパッド部7 aが上を向くようにダイボンディングした第2の半導体 ペレット2aと、第1, 第2の半導体ペレット1a, 2 aのパッド部6a, 7a相互間あるいは第1, 第2の半 導体ペレット1 a, 2 a のパッド部6 a, 7 a と外部接 続端子8 a 間を電気的に接続するボンディングワイヤ9 aとを有する。これら第1,第2の半導体ペレット1 a, 2 aは、共にパッド部6 a, 7 aが同一方向を向く ように接着テープ4a (銀ペーストでも可) を用いてア イランド3の両面に搭載される。しかも、これらの第 1, 第2の半導体ペレット1a, 2aを含む全体は、モ ールド樹脂5aにより封止される。

【0018】また、第1,第2の半導体ペレット1a, 2aは、上側に搭載される第1の半導体ペレット1aに 対し、下側に搭載する第2の半導体ペレット2aの幅を 広く形成するとともに、この第2の半導体ペレット2a のパッド部7aが外部接続端子8aに隠されることがな いように配置する。

【0019】このように、第1の半導体ペレット1aのパッド部6aと第2の半導体ペレット2aのパッド部7aは、同一方向にダイボンディングされ且つ第2の半導体ペレット2aの幅を大きく形成しているため、リードフレームを裏返すことなく、1本のボンディングワイヤ9aにより、直接両ペレット間のパッド接続を実現することができる。

【0020】図2は図1における半導体装置の主要部の拡大斜視図である。図2に示すように、2つのペレット1a,2aの位置関係は、つぎのとおりである。すなわち、アイランド3の上面にダイボンディングされたペレット1aのパッド部6aはペレット1aの表面のどこにあっても構わないのに対し、外部接続端子8aの一部に接着テープ4aによりダイボンディングされたペレット

n

5

2 a の電気的接続が必要なパッド部 7 a は、ペレット 1 a,接着テープ 4 a,外部接続端子 8 a に隠されることのないような位置に配置する必要がある。

【0021】図3は本発明の半導体装置の第2の実施の形態を示す装置の縦断面図である。図3に示すように、この実施の形態による半導体装置は、第1,第2の半導体ペレット1b,2bのサイズが同一もしくは近い大きさの場合である。このときの第1の半導体ペレット1bは、ボンディングパッド部6bが上を向くように、接着テープ10を用いて外部接続端子8bの表面にダイボンディングされ、また第2の半導体ペレット2bは、ボンディングパッド部7bが上を向くように、接着テープ4bを用いて外部接続端子8bの裏面にダイボンディングされる。さらに、ボンディングワイヤ9bで第1の半導体ペレット1bのパッド6bと外部接続端子8b、および第2の半導体ペレット2bのパッド7bと外部接続端子8b間などを接続した後、全体をモールド樹脂5bで封止される。

【0022】また、これら第1および第2の半導体ペレット1b,2bは、同一サイズにした場合、ずらせてアイランドもしくはリード部に搭載するため、第2の半導体ペレット2bは、片側のみにパッド部7bを形成し、第1の半導体ペレット1bのパッド部6bあるいは外部接続端子8bと片側のみでボンディング接続することになる。

【0023】この実施の形態も、両ペレット1b, 2b のパッド部6b, 7bは、同一方向に形成されているため、リードフレームを裏返すことなく、1本のボンディングワイヤ9bにより、直接両ペレット間のパッド接続を実現することができる。

【0024】図4は図3における半導体装置の主要部の拡大斜視図である。図4に示すように、2つのペレット1b,2bの位置関係は、外部接続端子8bの上面にダイボンディングされたペレット1bのパッド部6bはペレット1bの表面のどこにあっても構わないのに対し、外部接続端子8bに接着テープ4bによりダイボンディングされたペレット2aの電気的接続が必要なパッド部7bは、ペレット1b,接着テープ4b,外部接続端子8bに隠されることのないような位置に配置する必要がある。

【0025】図5は本発明の半導体装置の第3の実施の形態を示す装置の縦断面図である。図5に示すように、この実施の形態による半導体装置は、3つのペレット1a,2a,11を積層した構造である。すなわち、第1の半導体ペレット1aの上面にさらに幅の狭い第3の半導体ペレット11を接着テープ4aを用いて搭載し、しかもそのパッド部が第1,第2の半導体ペレット1a,2aと同一方向を向くように形成したものである。なお、かかる積層構造は3層以上の構造としてもよい。

【0026】このような構造とすることにより、隠ペレ 50

ットのパッド部が同一方向にダイボンディングされ、上に行くに連れて半導体ペレットの幅を小きく形成しているため、リードフレームを裏返すことなく、1本のボンディングワイヤ9aにより、直接ペレット間のパッド接続を実現することができる。

【0027】上述した3つの実施の形態におけるアイランド3と第1の半導体ペレット1a、外部接続端子8aと第2の半導体ペレット2aなどをダイボンディングするための接着材としては、エポキシ系接着材,ポリイミド系接着材,シリコン系接着材またはポリイミド系両面テープおよび銀ペーストなどを用いることができる。また、封止手段としては、樹脂モールドを用いたが、樹脂のかわりに、セラミックパッケージやサーディップタイプのパッケージなどの封止手段を用いてもよい。

【0028】図6(a)~(e)はそれぞれ本発明の半導体装置の製造方法の第1の実施の形態を説明するための工程順に示した装置の縦断面図である。この実施の形態による半導体装置の製造方法は、前述した図1および図2に示す半導体装置を製造する方法である。

【0029】まず、図6(a)に示すように、リードフレーム12aのアイランド3やリード部に両面の接着テープ4aを被着する。この接着テープ4aは始めからリードフレーム12aに付着したものを用いてもよい。

【0030】ついで、図6(b)に示すように、リードフレーム12aの下面にパッド部を上面に形成した半導体ペレット2aをダイボンディングする。

【0031】ついで、図6(c)に示すように、リードフレーム12aの上面にパッド部を上面に形成した半導体ペレット1aをダイボンディングする。

【0032】しかる後、図6(d)に示すように、半導体ペレット1a,2aのパッド部相互間あるいは半導体ペレット2aのパッド部と外部接続端子8aまたは半導体ペレット1aのパッド部と外部接続端子8a間をボンディングワイヤ9aにより接続する。このボンディングワイヤ9aは、通常のリードフレーム12aの片面にのみワイヤボンディングするボンディング装置を用いる。

【0033】さらに、図6 (e) に示すように、半導体ペレット1a, 2aと、外部接続端子8a, ボンディングワイヤ9aの一部を樹脂モールド5aで封止する。

【0034】なお、図5に示す3層以上のペレットを備えた半導体装置においても、基本的には上述した工程を実施する。その場合には、(c)工程が複数になり、それに連れて(d)工程が増えるるだけである。

【0035】かかる実施の形態によれば、リードフレームを裏返す工程も不要になり、リードフレームの両面にワイヤボンディングするための特殊なボンディング装置も不要になる。

【0036】図7(a)~(e)はそれぞれ本発明の半導体装置の製造方法の第2の実施の形態を説明するための工程順に示した装置の縦断面図である。この実施の形

6

態による半導体装置の製造方法は、前述した図3および図4に示す半導体装置を製造する方法であり、図6の工程とほぼ同様である。

【0037】まず、図7(a)に示すように、リードフレーム12bに両面の接着テープ4b, 10を被着する。この接着テープ4b, 10は始めからリードフレーム12bに付着したものを用いてもよい。

【0038】ついで、図7(b)に示すように、リードフレーム12bの下面にパッド部を上面に形成した半導体ペレット2bをダイボンディングする。

【0039】ついで、図7(c)に示すように、リードフレーム12bの上面にパッド部を上面に形成した半導体ペレット1bをダイボンディングする。

【0040】しかる後、図7(d)に示すように、半導体ペレット1b,2bのパッド部相互間あるいは半導体ペレット2bのパッド部と外部接続端子8b間をボンディングワイヤ9bにより接続する。このボンディングワイヤ9bは、通常のリードフレーム12bの片面にのみワイヤボンディングするボンディング装置を用いる。【0041】さらに、図7(e)に示すように、半導体ペレット1b,2bと、外部接続端子8b,ボンディン

【0042】かかる実施の形態によれば、リードフレームを裏返す工程も不要になり、リードフレームの両面にワイヤボンディングするための特殊なボンディング装置も不要になる。

グワイヤ9bの一部を樹脂モールド5bで封止する。

# [0043]

【発明の効果】以上説明したように、本発明の半導体装置は、複数の半導体ペレットをパッド部が同一方向を向 30 くようにして1つのパッケージ内に封止することにより、実装面積を向上させ、容量を大きくすることができるとともに、ペレット間を1本のワイヤで接続することができるという効果がある。

【0044】また、本発明の半導体装置の製造方法は、 複数のペレットのパッド部を同一方向に向くようにして ダイボンディングすることにより、ワイヤボンディング を一度の工程で行うことができ、リードフレームの裏返 し工程を不要にするとともに、特殊なボンディング装置 も不要にできるので、工程の削減や組立時間の削減を実 現し、製造コストを安くできるという効果がある。

#### 【図面の簡単な説明】

【図1】本発明の半導体装置の第1の実施の形態を示す 装置の縦断面図である。

【図2】図1における半導体装置の主要部の拡大斜視図である。

【図3】本発明の半導体装置の第2の実施の形態を示す 装置の縦断面図である。

【図4】図3における半導体装置の主要部の拡大斜視図である。

【図5】本発明の半導体装置の第3の実施の形態を示す 装置の縦断面図である。

【図6】本発明の半導体装置の製造方法の第1の実施の 形態を説明するための工程順に示した装置の縦断面図で ある。

【図7】本発明の半導体装置の製造方法の第2の実施の 形態を説明するための工程順に示した装置の縦断面図で ある

【図8】従来の一例を示す半導体装置の縦断面図であ ス

【図9】従来の他の例を示す半導体装置の縦断面図である。

#### 【符号の説明】

1 a, 1 b 第1のペレット

2a, 2b 第2のペレット

3 アイランド

o 4 a , 4 b , 1 0 接着テープ

5 a , 5 b モールド樹脂

6 a, 6 b, 7 a, 7 b ボンディングパッド

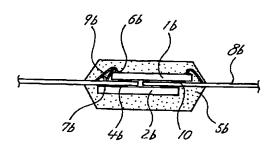
8 a , 8 b 外部接続端子

9a, 9b ボンディングワイヤ

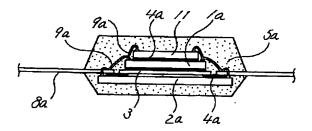
11 第3のペレット

12a, 12b テープ

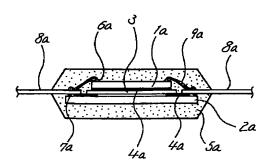
【図3】



# 【図5】



[図1]

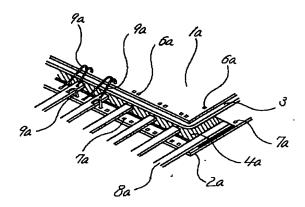


/a:第/のパレット 2a:第2のパレット 3:アイランド 4a:接着ラープ 5a:モールド枠/脂

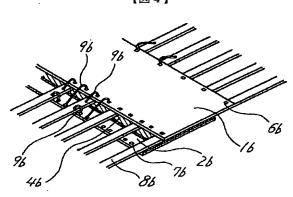
6a:ホンディングバッド 7a:ホンディングバッド 8a:外部接続端子

タロ:ボンディングワイヤ

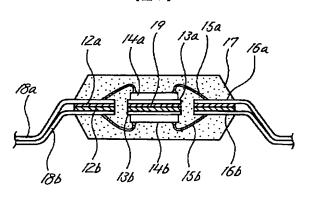
【図2】



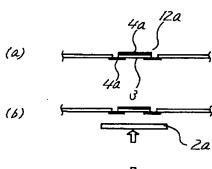
【図4】



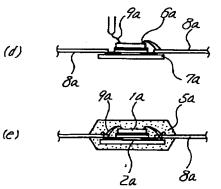




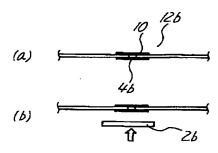
【図6】

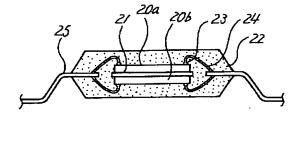






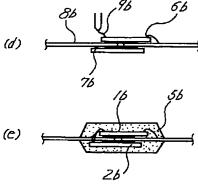






【図9】





フロントページの続き

(51)Int.Cl.<sup>6</sup>
H O 1 L 25/07
25/18

識別記号 庁内整理番号

FΙ

技術表示箇所